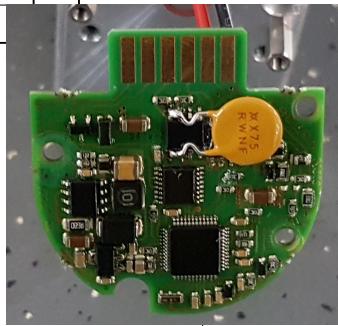


1	2	3	4		
Ind.	Anz.	Änderung / Change	Rev.-Dat.	Name	KV-Nr.
-	-	-	-	-	-

A



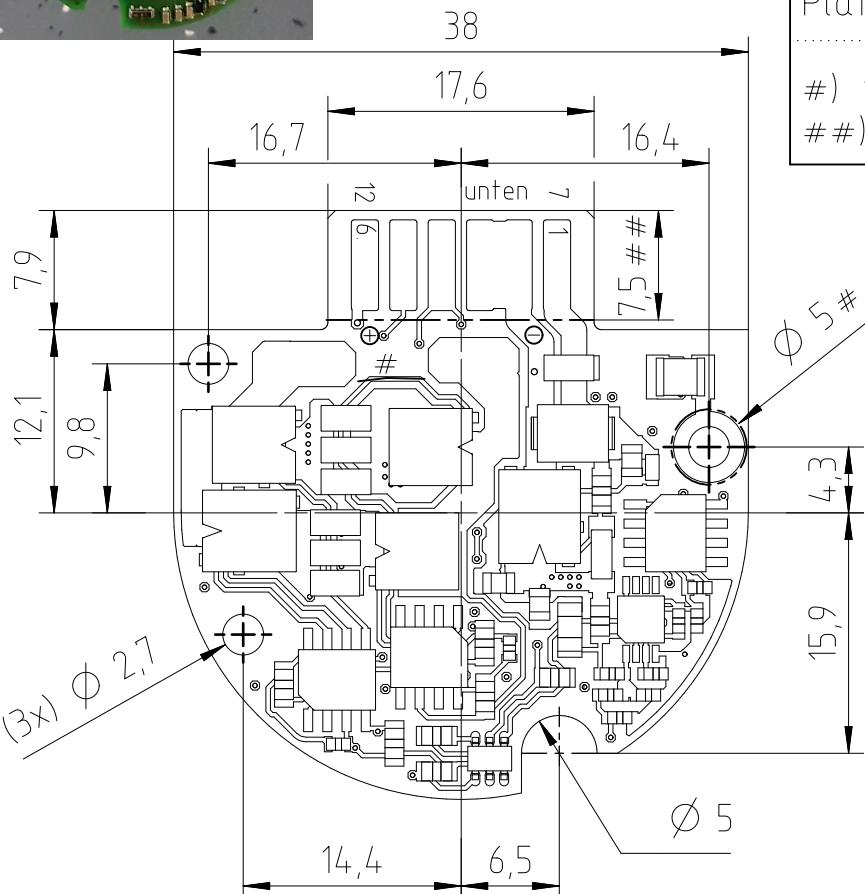
Platine mit bedrahtetem Polyfuse nachgerüstet

15.8.23 Ed. 82667

## ACHTUNG:

Wahl der MOSFETs (Vishay oder Infineon) freigestellt. KEINE VERMISCHUNG innerhalb einer Liefercharge zulässig

B



Platine isolationslackiert

- #) frei von Lack
- ##) beidseitig frei von Lack

Pad 3 u. 6 nicht potentialfrei

D

Konform zur aktuellen RoHS und REACH Verordnung der EG  
Conform to the valid RoHS and REACH directive of the EC

E

Werkstückkanten PART EDGES DIN ISO 13715 ohne Angabe: NOT SPECIFIED:		Allgemeintoleranzen/GENERAL TOLERANCES Länge und Winkel LENGTH AND ANGLE DIN ISO 2768-1 mittel			Form und Lage FORM AND POSITION DIN ISO 2768-2 K			Nennmassbereich/RANGE OF NOMINAL SIZE			Abmasse/DEVIATIONS												
								über/OVER	0.5	3	6	30	120	400	1000	2000							
								bis/UP TO	3	6	30	120	400	1000	2000	4000							
									± 0.1	± 0.1	± 0.2	± 0.3	± 0.5	± 0.8	± 12	± 20							
<input type="checkbox"/>	Theoretisches Mass/THEORETICAL DIMENSION	DIN ISO 1101	Methode 1 FIRST ANGLE PROJECTION			Gewicht/WT. [kg]	Halbzeug/SEMI-FIN. PROD.			Werkstoff/MATERIAL													
<input checked="" type="checkbox"/>	Oberflächenbeschaffenheit/SURFACE QUALITY	DIN ISO 1302								FR4-1 Cu35/35 1,6mm / 4 Lagen													
<input type="checkbox"/>	Prüfmass/ CONTROLLING DIMENSION																						
<b>KAG</b>				Name	Datum	Benennung/PART NAME																	
KV-Nr.		Vorlagezeichn.	bearb.	ed	21.11.22	Platine i42DC HD, bestückt																	
80012		11057132b	gepr.	ra.	21.11.22	mit AEAT 6600																	
Zeichnungsstatus/STATUS Serie / production						Zeilenummer-Nr./DRAW.-NO	Index	0 0 0	B1/SH	4 3 7 3 8 4 _Umbau													